

目 录

前言	2
实验一 常用电子仪器的使用	4
实验二 晶体管共射极单管放大电路	7
实验三 两级阻容耦合放大电路	9
实验四 负反馈放大电路	11
实验五 集成运算放大器的基本运算电路	14
实验六 比较器、方波—三角波发生器	18
实验七 整流、滤波和稳压电路	20
实验八 函数信号发生器（综合性实验）	23
实验九 三相电相序检测与指示（（综合性实验）	25
实验十 电压/频率转换电路（设计性实验）	27
实验十一 音频放大器（设计性实验）	28
实验十二 测试晶体管特性曲线电路（研究性实验）	30
实验十三 水位控制及报警电路（研究性实验）	34
附录 模拟电子技术综合设计举例	36

前 言

《模拟电子技术实验》是电子技术专业的一门应用技术基础课，是学习和掌握电子电路实验技术的入门课程，是工艺技能训练和其他实践环节的基础。本实验通过对模拟电路的性能测试和调整，使学生巩固和加深理解所学的理论知识，熟悉电子电路中常用元器件的性能和常用电子仪器的使用，掌握电子电路测量的基本原理和方法，为制作和调试整机电路打下基础。

一、实验目的

本实验目的是通过对模拟电路的性能测试和调整，使学生熟悉电子电路中常用元器件的性能、常用电子仪器的使用和基本的电子测量及调试技术，掌握电子电路中基本单元电路的构成原理，了解基本的元器件（二极管、三极管、集成运算放大器等）的性能及应用，掌握常用的基本电路的调整及主要性能的测量，使学生巩固和加深理解所学的理论知识，为后续课打下基础。

二、实验规则

1、严格遵守学生实验守则；

2、严格按照各种仪器的使用规则正确使用仪器；

3、电路通电之前，必须确认电源电压符合所需数值，极性连接无误后才可通电。因为电路中各种有源器件的损坏，大多是由于电源使用不当引起的，要么是电源电压值不对，要么是电源极性错误。

4、及时判断电源：要养成只有在测试或测量操作时才打开电源，其他情况下及时关掉电源的好习惯，以免因无意间碰到电路使电路瞬间短路，或带电插接集成片子等，都可能使器件损坏，因此在改变电路或验算实验结果是否正确等不进行测量的时候，都要及时关掉电源。

5、凡有源类仪器（如信号发生器、电源等），严禁将两输出线短路。凡是测量类仪器（如晶体管毫伏表），不用时最好将两输入引线短接放置。

三、实验的一般程序及要求

电子电路实验的一般程序是：预习 → 实验室操作 → 实验总结 → 综合实际情况并写出实验报告。

1、预习：

预习是指实验前的准备工作，包括：

1) 仔细阅读本实验的内容、要求以及有关的理论知识，弄清本实验要做什么和怎么做的问题。

2) 对设计型实验，还要先进行电路设计，并写出设计思路和具体步骤，这是顺利做好实验的关键。对于验证性实验，要具体计算出电路各项指标的理论值，以便于判断实验结果的正确与否，并进行误差分析。

3) 进行实验方案设计, 包括构思选用何种实验方法, 选用何类仪表测试, 测试条件(输入信号波形种类, 频率是多少, 幅度大小等)。

4) 写出实验操作的具体步骤(按实验顺序逐条简述)。

5) 列出记录数据所需要的表格。

6) 简要写出实验中应注意的问题, 以便给自己必要的提示。

2、实验操作:

1) 根据电路选择元器件, 并首先对其好坏进行判断;

2) 组装电路, 完毕后检查其与原理电路是否完全一致;

3) 构筑测试系统, 并再次检查电源连接是否正确, 系统是否共地;

4) 将已调节好的电源打开, 粗测电路正常与否, 排除出现的故障;

5) 电路调试: 逐项测试电路各项指标, 与理论值比较, 误差在 10%之内的(满足工程要求), 说明测试正确, 否则应找出原因或改变电路参数重测, 并将测量的数据记在表格之内, 作为原始实验数据。

6) 在做大型综合实验时, 应注意先分极调试, 然后再级联, 对系统进行测试。

3、实验总结 — 实验报告:

其主要内容包括:

1) 实验名称, 同时注明作者和参与实验的其他人员, 以及作者所在的学院、班级、学号、实验报告提交的日期或实验完成的日期。

2) 实验目的:

用文字简短地叙述本实验的目的。实验目的要具体, 不要超过实验范围, 更不要泛指。

3) 仪器、设备和材料:

在实验中所使用的仪器直接影响实验数据的可靠性和准确性, 因此在实验报告中必须列出使用的仪器、电源以及其他实验装置的类型及型号。

4) 实验方法和步骤, 包括:

(1) 原始数据进行整理、分析;

(2) 进行误差计算, 并进行具体的分析;

(3) 对实验中遇到的故障和现象进行具体分析;

5) 本次实验总结。

最后把预习报告与实验总结报告综合成一本完整的实验报告。

实验一 常用电子仪器的使用

一、实验目的

- 1、学习电子电路实验中常用的电子仪器——示波器、函数信号发生器、交流毫伏表、直流稳压电源、万用表、频率计等主要技术指标、性能及正确使用方法；
- 2、掌握双踪示波器观察和读取波形参数的方法；
- 3、掌握电子仪器间的正确连线。

二、实验设备及仪器

XXX 实验台、双踪示波器、交流毫伏表、数字万用表、函数信号发生器。

三、实验内容及步骤

在电子电路实验中，常用的电子仪器有示波器、函数信号发生器、交流毫伏表、直流稳压电源、万用表、频率计等，用它们可以完成对电子电路的静态和动态工作情况的测试和测量。

实验中要对各种电子仪器进行综合使用，可按照信号流向，以连线简捷、调节顺手、观察与读数方便等原则进行合理布局，各仪器与被测实验装置之间的连接如图 1-1 所示。接线时应注意：为防止外界干扰，各仪器的公共接地线应连接在一起，称共地。信号源和交流毫伏表的引线通常采用屏蔽线或专用电缆线，示波器采用专用电缆探头线，电源线用普通导线。

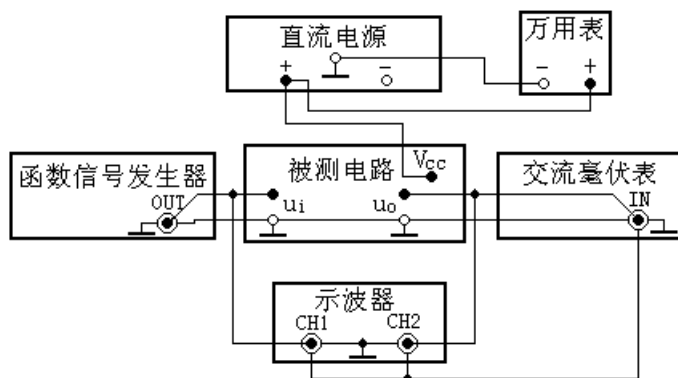


图 1-1 电子电路中电子仪器布局及连线图

1、万用表的使用

- ① 用万用表测量实验台上的标称电阻 $100\ \Omega$ 、 $10\text{k}\ \Omega$ 、 $20\text{k}\ \Omega$ 、 $100\text{k}\ \Omega$ ，将测量结果填入表 1-1 中。

表 1-1

标称电阻	$100\ \Omega$	$10\text{k}\ \Omega$	$20\text{k}\ \Omega$	$100\text{k}\ \Omega$
测量值				

② 用万用表测量实验台上的直流电源和交流电源电压,将测量结果填入表 1-2 中。

表 1-2

	直流电源 (V)				交流电源 (V)		
标注值	+5	+12	-12	24	14	16	18
测量值							

2、示波器、交流毫伏表、函数信号发生器的使用

① 用示波器、交流毫伏表测量正弦波信号参数

调节函数信号发生器,使输出频率分别为 100Hz、1kHz、10kHz、100kHz,有效值均为 1V (交流毫伏表测量值) 的正弦波信号。

随着不同的频率而改变示波器扫速开关及 Y 轴灵敏度开关位置,测量信号源输出电压频率、峰峰值和有效值,记入表 1-3 中。

表 1-3

正弦波信号频率	毫伏表读数 (V)	示波器测量值			
		周期 (mS)	频率 (Hz)	峰峰值 V_{P-P} (V)	有效值 V(V)
100Hz					
1kHz					
10kHz					
100kHz					

② 用示波器测量两波形间相位关系

按图 1.2 连接实验电路,将函数信号发生器的输出调至频率为 1kHz、幅度 (有效值) 为 2V 的正弦波,经 RC 移相网络获得频率相同但相位不同的两路信号 u_i 和 u_R ,分别加到双踪示波器的 CH1 和 CH2 输入端。

把示波器的显示方式置“交替”档,将 CH1 和 CH2 输入耦合方式开关置“⊥”(GND) 档位,调节 CH₁ 和 CH₂ 的 ↑ ↓ 移位旋钮,使两条扫描基线重合,再将 CH1 和 CH2 输入耦合方式开关置“AC”档位,调节扫速开关及 CH1 和 CH2 灵敏度开关,此时将显示出 u_i 、 u_R 两个相位不同的正弦波。则两波形相位差为:

$$Q = \frac{X(\text{div})}{X_T(\text{div})} \times 360^\circ$$

式中: X_T — 一周周期所占刻度格数

X— 两波形在 X 轴方向差距格数

记录两波形相位差于表 1-4 中。

表 1-4

一周期格数	两波形 X 轴差距格数	相位差	
		实测值	计算值
$X_T =$	$X =$	$Q =$	$Q =$

3、几种周期性信号的幅值、有效值及频率的测量

调节函数信号发生器，使它的输出信号波形分别为正弦波、方波和三角波，信号的频率为 2kHz，有效值为 1V，用示波器测量其周期和峰峰值，计算出频率和有效值，记入表 1-5 中。

表 1-5

信号波形	信号发生器频率指示 (kHz)	交流毫伏表 (V)	示波器测量值		计算值	
			周期 T (mS)	峰峰值 V_{PP} (V)	频率 f (kHz)	有效值 V (V)
正弦波						
方波						
三角波						

注意：正弦波有效值 $V = V_{PP} / (2 \times 1.41)$

方波有效值 $V = V_{PP} / 2$

三角波有效值 $V = V_{PP} / (2 \times 0.577)$

五、要求与思考

- 1、整理实验数据、记录。填入相应表格；
- 2、设已知一函数发生器输出电压 U_{OPP} 为 10V，在分别按下输出衰减 20dB、40dB 键和同时按下两键时的三种情况下，函数发生器的输出电压峰峰值各为多少？
- 3、对于方波和三角波，交流毫伏表的指示是否是它们的有效值？如何根据交流毫伏表的指示求得方波或三角波的有效值。

实验二 晶体管共射极单管放大电路

一、实验目的

- 1、学习晶体管放大电路静态工作点的测试方法，进一步理解电路元件参数对静态工作点的影响，经及调整静态工作点的方法。
- 2、掌握单级放大电路电压增益的测试方法。
- 3、进一步熟悉常用电子仪器的使用方法。

二、实验设备

- 1、智能模拟实验台
- 2、数字万用表

三、预习要求

- 1、熟悉共射极单管放大电路的原理，掌握不失真放大的条件。
- 2、了解负载变化对放大电路电压增益的影响。

四、实验内容及步骤

- 1、测量并计算静态工作点

1) 实验电路如图 2-1 所示，按图接好线路，检查无误后，接通电源。

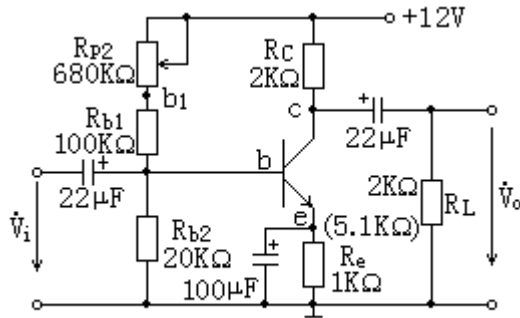


图 2-1

2) 将输入端对地短路，调节 R_{P2} ，使 $V_C = 8V$ ，测量静态工作点 V_C 、 V_B 、 V_E 及 V_{b1} 的数值，填入表 2-1 中。

3) 按下式计算 I_B 、 I_C ，并记入表 2-1 中。

$$I_B = \frac{V_{b1} - V_B}{R_{b1}} - \frac{V_B}{R_{b2}} \quad I_C = \frac{V_{CC} - V_C}{R_C}$$

表 2-1

调整 R_{P2}	测 量			计 算	
V_C (V)	V_B (V)	V_E (V)	V_{b1} (V)	I_C (mA)	I_B (mA)

2、测量电压放大倍数及观察输入、输出电压相位关系

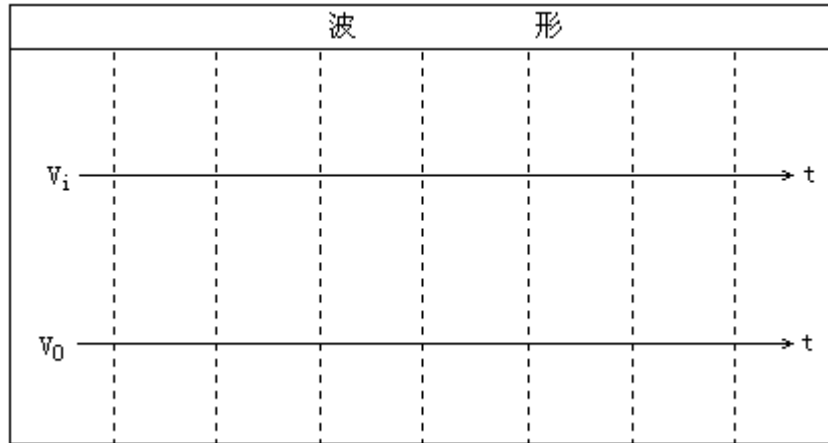
1) 在实验步骤 1 的基础上, 把输入端与地断开, 接入频率 $f = 1\text{KHZ}$ 、有效值 $V_i = 10\text{mV}$ 的正弦信号, 负载电阻分别为 $R_L = 2\text{K}\Omega$ 和 $R_L = \infty$, 用毫伏表测量输出电压的值, 在不失真的情况下计算电压放大倍数 $A_v = V_o/V_i$, 结果填入表 2-2 中。

2) 用示波器观察输入电压与输出电压的波形, 并比较输入电压和输出电压的相位, 画波形于表 2-3 中。

表 2-2

$R_L (\Omega)$	$V_i (\text{mV})$	$V_o (\text{V})$	A_v
2K			
∞			

表 2-3



3、观察 $R_C = 3\text{K}\Omega$, $R_L = 2\text{K}\Omega$ 时对放大电路的影响

在实验步骤 2 的基础上, 把负载电阻 R_L 由 $2\text{K}\Omega$ 改为 $3\text{K}\Omega$, 重新测量电压放大倍数, 将数据填入表 2-4 中。(V_i 保持为 10mV)

表 2-4

$R_C (\Omega)$	$V_i (\text{mV})$	$V_o (\text{V})$	A_v
2K			
3K			

4、观察负载电阻对电压放大倍数的影响

在实验步骤 2 的基础上, 把负载电阻 R_L 由 $2\text{K}\Omega$ 换为 $5.1\text{K}\Omega$, 重新测定电压放大倍数, 并将数据填入表 2-5 中。

表 2-5

$R_L (\Omega)$	$V_i (mV)$	$V_o (V)$	A_v
5.1K			

五、实验报告

- 1、整理实验数据，填入表中，并按要求进行计算。
- 2、总结电路参数变化对静态工作点和电压放大倍数的影响。

实验三 两级阻容耦合放大电路

一、实验目的

- 1、学习两级阻容耦合放大电路静态工作点的调整方法。
- 2、学习两级阻容耦合放大电路电压放大倍数的测量。
- 3、学习放大电路频率特性的测定方法。

二、实验设备

- 1、智能模拟实验台。
- 2、数字万用表。

三、预习要求

- 1、熟悉单管放大电路，掌握不失真放大电路的调整方法。
- 2、了解两级阻容耦合放大电路静态工作点的调整方法。
- 3、复习两级阻容耦合放大电路电压放大倍数的计算。
- 4、了解放大电路频率特性的基本概念。

四、实验电路原理图

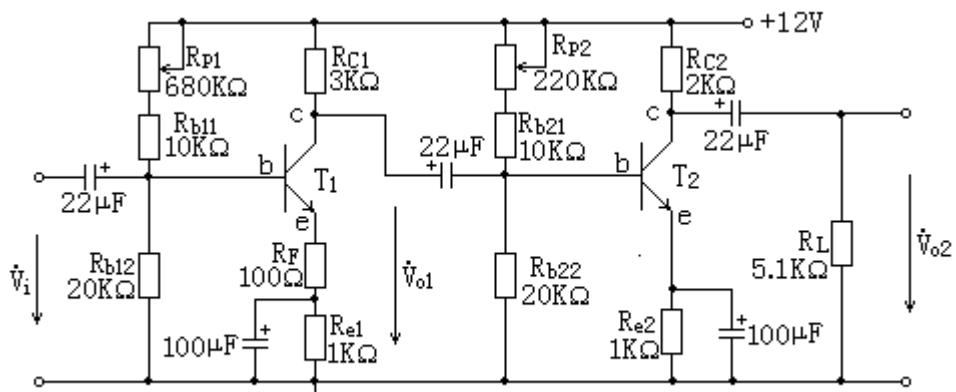


图3-1

两级阻容耦合放大电路的实验电路如图 3-1 所示。

* 注意：实验中如发现寄生振荡，可重新布线，尽可能用短线连接。

五、实验内容及步骤

1、调整静态工作点：

1) 调节电位器 R_{P1} ，使 $V_{C1} = (6\sim7) V$ ；调节电位器 R_{P2} ，使 $V_{C2} = (6\sim7) V$ 。

2) 从信号源输出正弦信号 V_i ，频率为 1KHZ，有效值小于 5mV（保证输出信号的波形不失真）。

3) 用示波器分别观察第一级和第二级放大器的输出波形，若波形有失真，则可适当减小输入信号，或少许调节 R_{P1} 和 R_{P2} ，直到使两级放大器输出信号波形都不失真为止。

4) 断开输入信号，将输入端对地短接，用数字直流电压表分别测量第一级与第二级对地电位，将数据记入表 3-1 中。

表 3-1

第一级			第二级		
$V_{C1} (V)$	$V_{B1} (V)$	$V_{E1} (V)$	$V_{C2} (V)$	$V_{B2} (V)$	$V_{E2} (V)$

2、测量电压放大倍数

输入信号不变 ($f = 1KHZ$, $V_i < 5mV$)，在保证输出信号不失真的情况下，按表 3-2 中给定的条件，分别测量放大器的第一级和第二级的输出电压 V_{O1} 和 V_{O2} ，把数据记入表 3-2 中，并计算电压放大倍数 A_{V1} 和 A_{V2} ，记入表 3-2 中。

表 3-2

R_L	测试输入输出电压			计算电压放大倍数		
	$V_i (mV)$	$V_{O1} (mV)$	$V_{O2} (V)$	$A_{V1} = V_{O1}/V_i$	$A_{V2} = V_{O2}/V_{O1}$	$A_V = V_{O2}/V_i$
∞						
5.1K Ω						

3、测试放大电路幅频特性

测量放大电路的幅频特性一般采用逐点法。

1) 保持输入信号在各频率时的值不变 ($f = 1KHZ$, $V_i < 5mV$)，在 $R_L = \infty$ 和 $R_L = 5.1K\Omega$ 两种情况下，分别改变频率的大小，测出相应的中频输出电压 V_{OM} ，将相应频率记入表 3-3 和表 3-4 中。

2) 改变频率的大小，找出上下截止频率 f_H 和 f_L （电压下降到中频电压 V_{OM} 的 0.707 倍时所对应的上限频率和下限频率），在 f_H 和 f_L 两点左右应多测几点，并求出

放大电路的带宽： $\Delta f = f_H - f_L$

表 3-3

f (KHz)									
$R_L = \infty$	$V_{O2}(V)$			$0.707V_{OM}$		V_{OM}		$0.707V_{OM}$	
	A_V								

表 3-4

f (KHz)									
$R_L = 5.1K$	$V_{O2}(V)$			$0.707V_{OM}$		V_{OM}		$0.707V_{OM}$	
	A_V								

六、实验报告

- 1、整理实验数据和波形，填入表中，并按要求进行计算。
- 2、总结两级阻容耦合放大电路的特点。
- 2、画出实验电路的幅频特性简图。

实验四 负反馈放大电路

一、实验目的

- 1、熟悉负反馈放大电路性能指标的测试方法。
- 2、通过实验加深理解负反馈对放大电路性能的影响。

二、实验设备

- 1、智能模拟实验台。
- 2、数字万用表。

三、预习要求

- 1、熟悉单管放大电路，掌握不失真放大电路的调整方法。
- 2、熟悉两级阻容耦合放大电路静态工作点的调整方法。
- 3、了解负反馈对放大电路性能的影响。

四、实验电路

实验电路如图 4-1 所示。

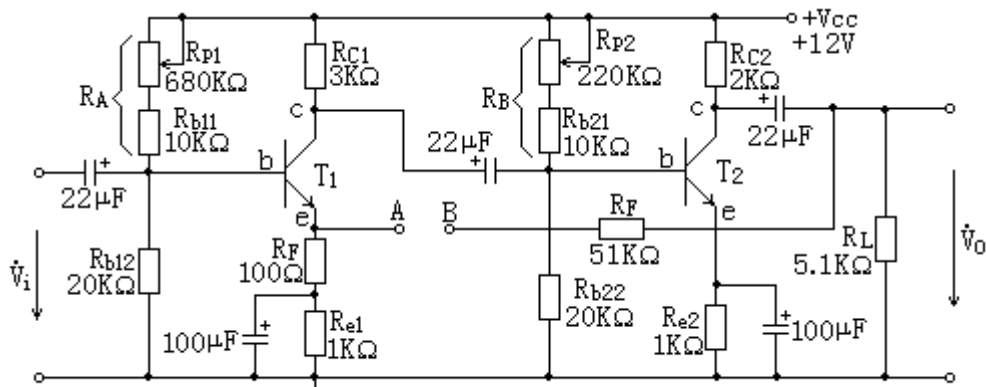


图4-1

* 注意：实验中如发现寄生振荡，可重新布线，尽可能用短线连接。

五、实验内容及步骤

1、调整静态工作点

连接 A、B 两点，使放大电路处于负反馈工作状态，经检查无误后接通电源。

调整 R_{P1} 、 R_{P2} ，使 $V_{C1} = (6\sim7) V$ 、 $V_{C2} = (6\sim7) V$ ，测量各级静态工作点，填入表 4-1 中。

表 4-1

待测参数	V_{C1}	V_{B1}	V_{E1}	V_{C2}	V_{B2}	V_{E2}	R_A	R_B
计算值								
测量值								
相对误差								

$$\text{其中：相对误差} = \frac{\text{计算值} - \text{测量值}}{\text{计算值}} \times 100\%$$

2、观察负反馈对放大电路电压增益的影响

1) 从信号源输出正弦信号 V_i ，频率为 1KHZ，有效值小于 5mV（保证输出电压波形不失真）。

2) 输出端不接负载，分别测量电路在无反馈（A、B 两点断开）和有反馈（A、B 两点接通）工作时，在空载的情况下的输出电压 V_O ，同时用示波器观察输出电压波形，（注意波形是否有失真，若有失真，减小输入信号 V_i ，使波形无明显失真）并计算电路在无反馈和有反馈两种情况下工作时的电压增益 A_V ，填入表 4-2 中。

3) 输出端接 $R_L = 5.1K\Omega$ 的电阻，测量电路在无反馈和有反馈两情况的输出电压 V_O ，并计算电压增益，将结果填入表 4-2 中。

表 4-2

待测参数		V_i (mV)	V_O (V)	A_V (测量)	A_V (计算)
无反馈	$R_L = \infty$				
	$R_L = 5.1K\Omega$				
有反馈	$R_L = \infty$				
	$R_L = 5.1K\Omega$				

3、观察负反馈对放大电路电压增益稳定性的影响

$R_L = 5.1K\Omega$ ，把电源电压 V_{CC} 由 12V 改为 10V，分别测量电路在无反馈和有反馈两种工作状态时的输出电压（注意波形是否有失真），计算电压增益，填入表 4-3 中。并计算电路电压增益的稳定度。稳定度可由下式计算：

$$\text{增益稳定度} = \frac{A_V(12V) - A_V(10V)}{A_V(12V)} \times 100\%$$

表 4-3

待测参数	$V_{CC} = 12V$		$V_{CC} = 10V$	
	V_O (V)	A_V	V_O (V)	A_V
无反馈				
有反馈				

3、观察负反馈对波形失真的影响

1) 电路无反馈（A、B 点断开）， $V_{CC} = 12V$ ， $R_L = 5.1K\Omega$ ，逐渐加大输入信号的幅度，用示波器输出电压波形，使之出现临界失真状态（刚开始出现失真时的状态），用毫伏表测量输入电压 V_i 、输出电压 V_O 及输出电压的峰-峰值 V_{OP-P} ，填入表 4-4 中。

2) 电路接入反馈（连接 A、B 两点），其它参数不变，此时失真应消失。用毫伏表测量输入电压 V_i 、输出电压 V_O 及输出电压的峰-峰值 V_{OP-P} ，填入表 4-4 中。

3) 逐渐加大输入信号的幅度，用示波器观察输出波形出现临界失真状态，用毫伏表测量输入电压 V_i 、输出电压 V_O 及输出电压的峰-峰值 V_{OP-P} ，填入表 4-4 中。

六、实验报告

- 1、整理实验数据，填入表中并按要求进行计算。
- 2、将基本放大电路和负反馈放大电路动态参数的实测值与理论估算值进行比较。
- 3、根据实验结果，总结电压串联负反馈对放大电路动态性能的影响。

表 4-4

待测参数	V_i (mV)	V_O (V)	V_{OP-P} (V)
无反馈	临界	临界	
有反馈	V_i 与无反馈相同		
	临界	临界	

实验五 集成运算放大器的基本运算电路

一、实验目的

- 1、掌握由运算放大器组成的比例、加法和减法等基本运算电路的原理。
- 2、熟悉运算放大电路的基本特点和性能。
- 3、了解运算放大器在实际应用时应考虑的一些问题。

二、实验设备

- 1、智能模拟实验台；
- 2、数字万用表。

三、预习要求

- 1、熟悉反相比例、同相比例、加法电路以及差分式减法电路的原理。
- 2、学会使用线性组件 uA741，了解各管脚的功能。

四、实验内容及步骤

1、调零：按图 5-1 接线，检查无误后，接通电源，调节调零电位器 R_P ，使 $V_O = 0$ （小于 $\pm 10\text{mV}$ ）。运算放大器调零后，应保持不变，在后面的实验中均不用再调零了。

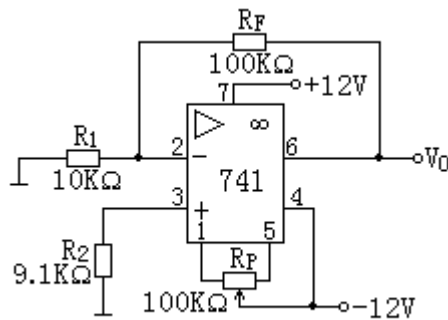


图5-1

2、反相比例运算电路

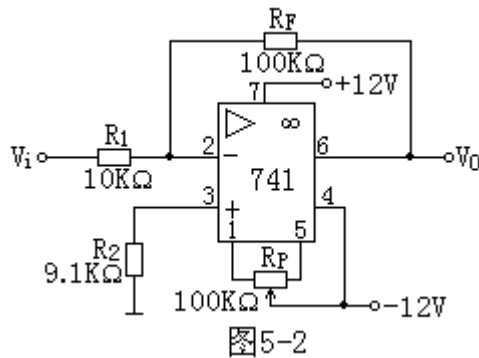
反相比例运算电路如图 5-2 所示，按图接线，检查无误后接通电源。从信号源输出正弦信号，频率 $f=500\text{HZ}$ ，调节输入电压 V_i 的大小，测量输出电压 V_o ，把结果填入表 5-1 中。并观察 V_i 和 V_o 的波形，画出波形图。

$$\text{实际电压放大倍数: } A_v = \frac{V_o}{V_i} = -\frac{R_F}{R_1}$$

反相比例运算

表 5-1

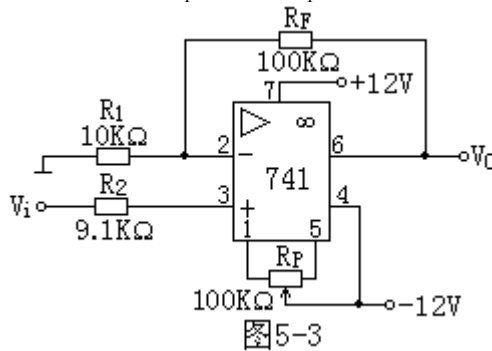
V_i (V)	0.1	0.3	0.5	0.7	0.9	1
理论计算值 V_o (V)						
实际测量值 V_o (V)						
实际放大倍数 A_v						



3、同相比例运算电路

1) 同相比例运算电路如图 5-3 所示，按图接线，检查无误后接通电源。从信号源输出正弦信号，频率 $f=500\text{HZ}$ ，调节输入电压 V_i 的大小，测量输出电压 V_o ，把结果填入表 5-2 中。并观察 V_i 和 V_o 的波形，画出波形图。

$$\text{实际电压放大倍数: } A_v = \frac{V_o}{V_i} = 1 + \frac{R_F}{R_1}$$



同相比例运算

表 5-2

V_i (V)	0.1	0.3	0.5	0.7	0.9	1
理论计算值 V_O (V)						
实际测量值 V_O (V)						
实际放大倍数 A_V						

2) 将图中 R_1 断开，电路改为电压跟随器，重复上述 1) 的步骤，结果填入表 5-3 中。

电压跟随器

表 5-3

V_i (V)	0.3	0.5	0.7	1
理论计算值 V_O (V)				
实际测量值 V_O (V)				
实际放大倍数 A_V				

4、反相加法运算电路

反相加法运算电路如图 5-4 所示。在输入端加直流信号，调节 R_{P1} 、 R_{P2} ，改变 V_{i1} 、 V_{i2} 的大小，测量对应的输出电压 V_O ，将结果填入表 5-4 中，并与计算的输出电压值进行比较。

$$V_O = -\left(\frac{R_F}{R_1} V_{i1} + \frac{R_F}{R_2} V_{i2}\right)$$

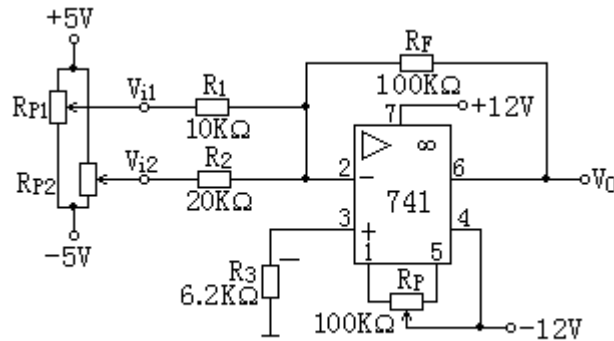


图 5-4

反相加法运算

表 5-4

输入信号 V_{i1} (V)	0	0.1	0.2	-0.6	0.5
输入信号 V_{i2} (V)	0.1	0.2	0.3	0.4	-0.6
计算值 V_O (V)					
实际测量 V_O (V)					

5、差分放大电路（减法器）

反相加法运算电路如图 5-4 所示。在输入端加直流信号，调节 R_{P1} 、 R_{P2} ，改变 V_{i1} 、 V_{i2} 的大小，测量对应的输出电压 V_O ，将结果填入表 5-4 中，并与计算的输出电压值进行比较。

电路的输出电压： $V_O = \frac{R_F}{R_1}(V_{i1} - V_{i2})$ ，其中， $R_1 = R_2$ ， $R_4 = R_F$ 。

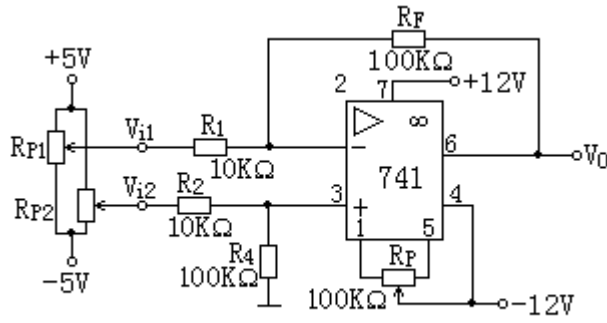


图 5-4

减法器

表 5-4

输入信号 V_{i1} (V)	1.0	0.7	0.3	0.2	-0.2
输入信号 V_{i2} (V)	1.2	1.0	-0.2	-0.4	-0.6
计算值 V_O (V)					
实际测量 V_O (V)					

五、实验报告

1、整理实验数据，与理论计算值进行比较，画出同相比例和反相比例运算电路的波形图（注意波形间的相位关系）。

2、分析当输入电压超过一定值后，输出电压会出现什么现象？

实验六 比较器、方波—三角波发生器

一、实验目的

- 1、学习、验证用集成运算放大器组成的比较器和方波—三角波发生器。
- 2、学习信号发生器的调整和主要性能指标的测试方法。

二、实验设备

- 1、智能模拟实验台。
- 2、数字万用表。

三、实验内容及步骤

- 1) 将两块运算放大器调零（方法见实验五）。
 - 2) 校准示波器。
- 1、比较器电路：按图 6-1 接线。

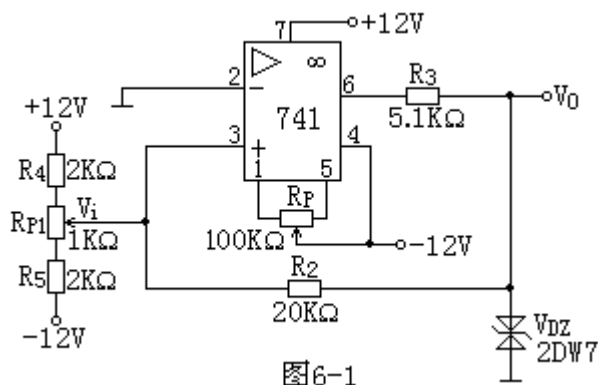


图6-1

转折电压的测试：

检查电路无误后接通电源，若比较器输出电压 V_O 为负值，调节 R_{P1} 使 V_O 由负变正（正突变点），测出 V_i 和 V_O 的值；若比较器输出电压 V_O 为正值，将电位器 R_P 向相反方向旋转，直至 V_O 由正变负（负突变点）。测出此时的 V_i 和 V_O 值，填入表 6-1 中。

表 6-1

电压	V_i 最小值	V_O 负突变点	V_O 正突变点	V_i 最大值
V_O (V)				
V_i (mV)				

2、方波—三角波发生器

- 1) 按图 6-2 所示电路及参数接成方波—三角波发生器。
- 2) 将电位器 R_{P1} 调至中心位置，用双踪示波器观察并描绘方波 V_{O1} 及三角波

V_{O2} (注意标注图形尺寸), 并测量 R_{P1} 及频率的大小。

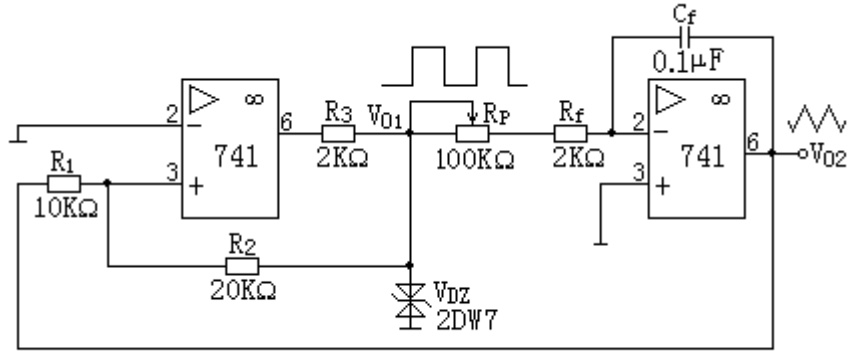
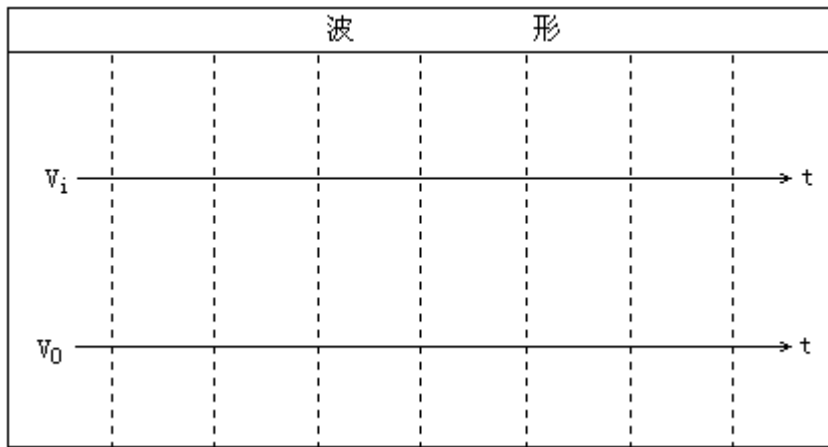


图6-2

表 6-2



3) 改变 R_p 的位置, 观察对 V_{O1} 和 V_{O2} 幅值和频率的影响, 将测量结果填入表 6-3 中。

表 6-3

	F (KHZ)	R _p (Ω)	V _{O1P-P} (V)	V _{O2P-P} (V)	备 注
频率最高					
频率最低					

4) 将电位器 R_p 调至中间位置, 改变 R_1 为 10KΩ可调电位器, 观察对 V_{O1} 和 V_{O2} 幅值和频率的影响。将测量结果填入表 6-4 中。

表 6-4

	F (KHZ)	R ₁ (Ω)	V _{O1P-P} (V)	V _{O2P-P} (V)	备 注
频率最高					
频率最低					

5) 将电位器 R_p 调至中间位置, R_1 接 $10K\Omega$ 电阻, 改变 R_2 为 $100K\Omega$ 可调电位器, 观察对 V_{O1} 和 V_{O2} 幅值和频率的影响。将测量结果填入表 6-5 中。(记录有波形的测试参数)

表 6-5

	F (KHZ)	R_2 (Ω)	V_{O1P-P} (V)	V_{O2P-P} (V)	备 注
频率最高					
频率最低					

四、实验报告

- 1、画出各实验的波形图。
- 2、总结波形发生器的特点。

实验七 整流、滤波和稳压电路

一、实验目的

- 1、比较半波整流与桥式整流电路的特点。
- 2、了解稳压电路的组成和稳压作用。
- 3、熟悉集成三端可调稳压器的使用。

二、实验设备

- 1、智能模拟实验台
- 2、数字万用表

三、预习要求

- 1、二极管半波整流和全波整流的工作原理及整流输出波形。
- 2、整流电路分别接电容、稳压管及稳压电路时的工作原理及输出波形。
- 3、熟悉三端集成稳压器的原理。

四、实验内容与步骤

1、半波整流与桥式整流:

- 1) 分别按图 7-1 和图 7-2 接线。

- 2) 在输入端接入交流 14V 电压, 调节 R_p 使 $I_O = 50mA$ 时, 用数字万用表测出 V_O ,

同时用示波器的 DC 档观察输出波形, 记入表 7-1 中。

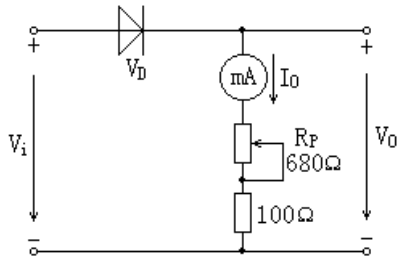


图7-1

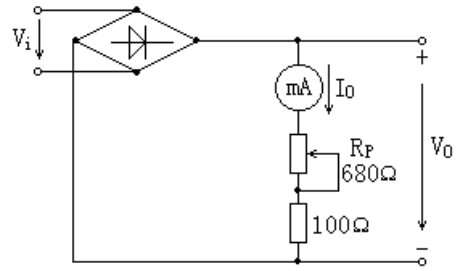


图7-2

表 7-1

	V_i (V)	V_O (V)	I_O (mA)	V_O 波形
半波				
全波				

2、加电容滤波

上述实验电路不动，在桥式整流后面加电容滤波，如图 1-3 接线，比较并测量接电容与不接电容两种情况下的输出电压 V_O 及输出电流 I_O ，并用示波器 DC 档观测输出波形，记入表 7-2 中。

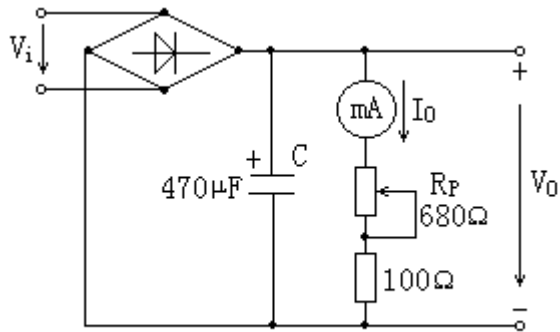


图7-3

表 7-2

	V_i (V)	V_O (V)	I_O (mA)	V_O 波形
有 C				
无 C				

3、加稳压二极管并联稳压电路

上述电路不动，在电容后面加二极管电路（ 510Ω 、 VD_Z ），按图 7-4 接线。

当接通交流 14V 电源后，调整 R_P 使输出电流分别为 10mA、15mA、20mA 时，测出 V_{AO} 、 V_O ，并用示波器的 DC 档观测波形，记入表 7-3 中。

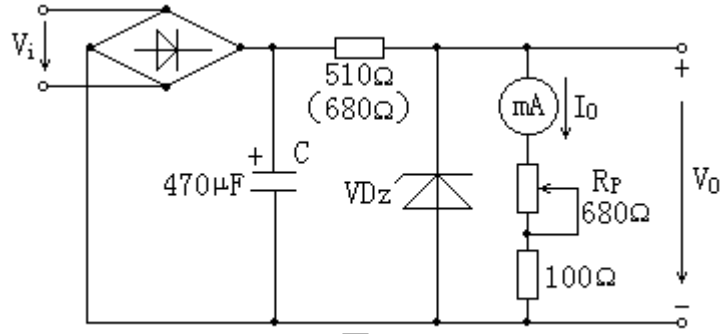


图 7-4

表 7-3

I_O (mA)	V_i (V)	V_{AO} (V)	V_O (V)	I_O (mA)	V_{AO} 波形	V_O 波形
10						
15						
20						

4、可调三端集成稳压电路（串联稳压电路）

1) 按图 7-5 接线。

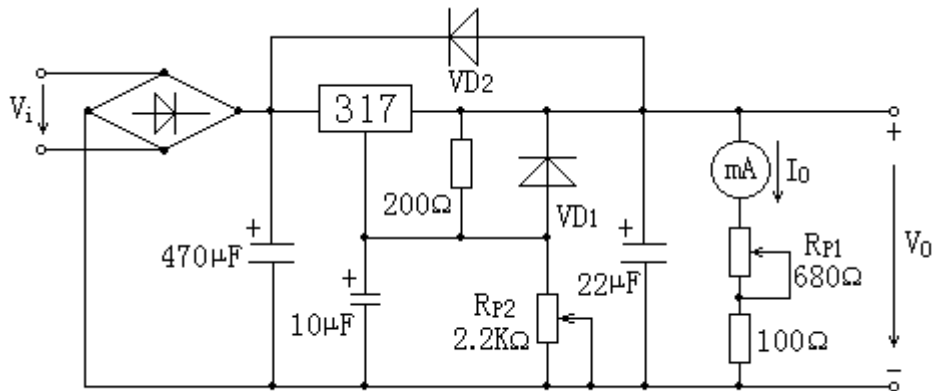


图 7-5

2) 输入端接通 14V 交流电压, 调整 R_{P1} , 测出输出电压的调节范围。记入表 7-4 中。

表 7-4

	R_{P1} 最大时	R_{P1} 最小时
V_i (V)		
V_o (V)		

3) 输入端接通 14V 交流电压, 调节 R_{P1} 、 R_{P2} , 使输出 $V_o = 10V$ 、 $I_o = 100mA$, 改变负载, 使 I_o 分别为 20mA、50mA、100mA 测出 V_o 的数值, 记入表 7-5 中。

表 7-5

I_o (mA)	20	50	100
V_o (V)			

4) 输入端接通 16V 交流电压, 调节 R_{P1} 、 R_{P2} , 使输出 $V_o = 10V$ 、 $I_o = 100mA$, 然后仅改变输入端交流电压为 14V 及 18V 时 (用数字万用表分别测量 14V、16V、18V 的实际值填在 () 内), 测出电压 V_o 值, 记入表 7-6 中。

表 7-6

V_i (V)	14V ()	16V ()	18V ()
V_o (V)			

五、实验报告

- 1、整理实验数据, 填入相应的表格内。
- 2、分析讨论实验中发生的现象和问题。

实验八 函数信号发生器 (综合性实验)

一、实验目的:

- 1、了解单片多功能集成电路函数信号发生器的功能及特点。
- 2、进一步掌握波形参数的测试方法。

二、实验设备与器件:

- 1、智能模拟实验台;
- 2、数字万用表。

三、实验内容：

1、按图 8-1 接线，取 $C = 0.01\mu\text{F}$ 。

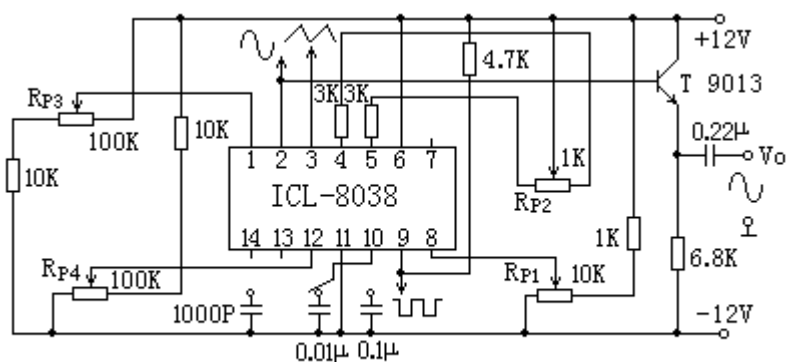


图8-1 ICL8038 实验电路图

- 2、调整电路使其处于振荡，通过调整电位器 R_{P2} ，使方波的占空比达到 50%。
- 3、保持方波的占空比为 50%不变，用示波器观测 8038 正弦波输出端的波形，反复调整 R_{P3} 、 R_{P4} ，使正弦波不产生明显的失真。
- 4、调节电位器 R_{P1} ，使输出信号从小到大变化，列表记录管脚 8 的电位及测量输出正弦波的频率。将测量结果记入表 8-1 中。

表 8-1

调整 R_{P1}					
V_S (V)		C	V_O		
最高	最低		f_{\max}	f_{\min}	V_{OP-P}
		0.01 μ			
		0.1 μ			
		1000P			

5、改变外接电容 C 的值（取 $C = 0.01\mu\text{F}$ 、 $C = 0.1\mu\text{F}$ 和 $C = 1000\text{PF}$ ），观测三种输出波形的幅值和频率，将观测波形记入表 8-2 中。

6、取 $C = 0.01\mu\text{F}$ ，调整电位器 R_{P2} 的值，观测三种波形的频率和幅度值，将观测波形记入表 8-3 中。

7、失真度测试仪，则测出 C 分别为 $0.01\mu\text{F}$ ， $0.1\mu\text{F}$ 和 1000PF 时的正弦波失真系数 r 值（一般要求该值小于 3%）。

表 8-2

电 容	0.01 μ F	0.1 μ F	1000PF
频 率	调 f = 10KHZ	测 f =	测 f =
波 形			

表 8-3

电 阻	$R_{p2} = 0.5K$	R_{p2} 减小	R_{p2} 增加
波 形			

四、实验报告

- 1、列表说明各可调电位器的作用。
- 2、列表整理电容取不同值时，三种波形的频率和幅度值，比中得出结论。
- 3、列表整理 R_{p2} 取不同值时，三种波形的变化，从中得出结论。
- 4、分析三极管 T 在电路中的作用。
- 5、写出本实验的心得和体会。

实验九 三相电相序检测与指示（综合性实验）

一、实验目的

- 1、学习元件的选择及用万用表检测电子器件。
- 2、学习相序测试的基本方法与原理。
- 3、学会电路调试技术。

二、实验设备

- 1、智能模拟实验台；
- 2、数字万用表；
- 3、元件自选。

三、设计要求

- 1、简要说明：

由于某些用电设备对三相电的相序有严格要求，因此需要一个控制电路对三相电的相序进行检测。

- 2、设计要求：

- 1) 设计一个三相电相序检测电路，也可做为相序指示。
- 2) 输入 380V 三相电压。
- 3) 用发光二极管作为相序指示。

四、参考电路

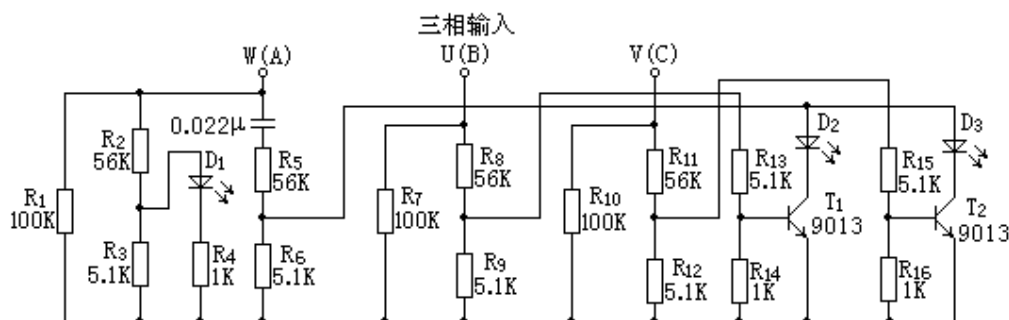


图9-1 三相电相序指示

- 1、电路原理简述：

某相 W (A) 经电容 C 移相作为参考，另两相 U (B)、V (C) 输入到由 T₁、T₂ 组成的相敏整流放大电路。以发光二极管 D₁、D₂、D₃ 的亮暗程度来判别相序。若相序正确，D₁ 最亮，D₂ 次之，D₃ 最暗，反之相序相反。

- 2、实验中注意事项

1) 要求输入三相电压对称，因为 T₁、T₂ 参考相为电源，被测相做输入，只有二者同为正半周时才有整流输出。

2) 图 9-1 所示电路中 W、U、V 三相输入为 380V，实验中要求有三相对称正弦电源，并注意用电安全。

3) 当任选一相为输入时，D₁、D₂、D₃ 亮暗相反时，可调换输入端。

4) 这保证实验安全，可通过三相调压降低输入电压，图中电阻元件的阻值成比例降低。

五、实验报告

- 1、 独立设计、组装、调试三相电的相序检测电路。
- 2、 写出实验的心得和体会。

实验十 电压/频率转换电路（设计性实验）

一、实验目的

- 1、 学习电压/频率转换电路。
- 2、 学习电路参数的调整方法。

二、实验设备

- 1、 智能模拟实验台；
- 2、 数字万用表。

三、实验内容

实验参考电路如图 10-1 所示，运算放大器接 $\pm 12\text{V}$ 电源。该电路实际上为典型的 U-F 转换电路。当输入信号为直流电压时，输出 V_O 将出现与其有一定函数关系的频率振荡波形（锯齿波）。

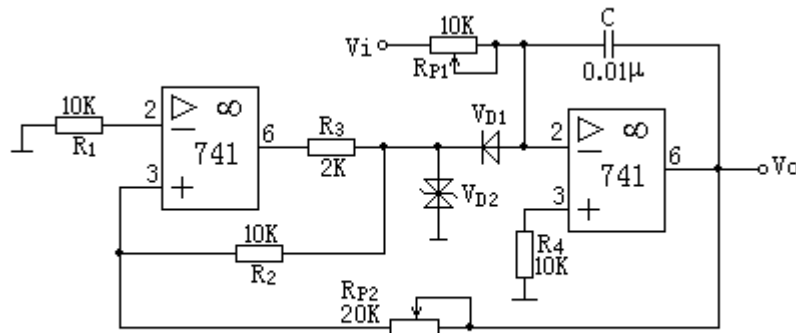


图10-1 电压/频率转换电路

四、实验要求

- 1、 分析电路的工作原理，分析 V_i 与 V_O 的关系，计算出 R_{P1} 、 R_{P2} 的阻值为多少时，输出信号可满足幅值为 12V。
- 2、 学习用示波器观察输出波形的周期，然后换算为频率，并观察幅值。
- 3、 输入 $V_i = 4\text{V}$ ，调整 R_{P1} 、 R_{P2} ，使输出 V_O 为锯齿波。
- 4、 改变输入电压（在 0~4V 内选取），测量频率，将测量结果记入表 10-1 中。

表 10-1

V_i (V)								
V_O (V)								
V_{PP} (V)								
F (HZ)								
V_O 波形								

五、实验报告

- 1、整理实验数据，填入表格内；
- 2、画出频率—电压曲线。

实验十一 音频放大器（设计性实验）

一、实验目的

- 1、学习元件的选择及用万用表检测电子器件。
- 2、了解音调控制及功率放大器的基本原理与方法。
- 3、学会电路调试技术。

二、实验设备

- 1、智能模拟实验台；
- 2、数字万用表；
- 3、元件自选。

三、设计要求

1、简要说明

音频放大器是一种通用性较强的应用电路用它可将微弱的音频信号进行放大，以获得足够的输出功率推动扬声器。它应具有如下功能：

- 1) 对音频信号进行电压放大和功率放大，能输出较大的交流功率。
- 2) 具有很高的输入阻抗和很低的输出阻抗，带负载能力强。
- 3) 非线性失真和频率失真要小（高保真）。
- 4) 能对输入信号中的高频和低频分别进行调节，具有音频控制能力。
- 5) 具有音量控制能力。

2、设计要求

- 1) 最大不失真输出功率: $P_{om} \geq 1W$
- 2) 负载阻抗: $R_L = 8\Omega$
- 3) 音频范围: $50HZ \sim 20KHZ$
- 4) 音调控制范围: 低音 $100HZ \pm 12dB$
高音 $10KHZ \pm 12dB$
- 5) 输入信号电压: $U_i \leq 100mV$
- 6) 失真度: $r \leq 2\%$
- 7) 稳定度: 电源在 $\pm 15 \sim 24V$ 范围内变化时, 输出零点漂移 $\leq 100mV$ 。

四、设计提示

为了实现音频放大电路的上述功能, 构成电路时可采用多种方案, 比如采用全方位分立元器件组装, 也可采用运算放大器和部分分立元件实现, 还可以采用集成音频功率放大电路制作。无论采用哪种形式, 音频放大器的基本组成如图 11-1 所示。

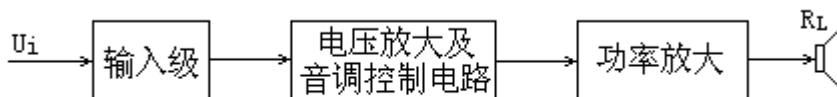


图11-1

1、输入级

主要是把输入音频信号有效地传递到下一级, 并完成信号源的阻抗变换。电路一般采用射极输出器, 利用它的高输入电阻以减小信号电流, 低输出电阻将信号传递给下级, 在输出端可接入音量控制电位器。

2、电压放大及音调控制电路

电压放大电路一般采用高增益、宽带运算放大器, 可采用两级运算放大器来完成电压放大。在两级放大器中间设置高低音提升、衰减的音调控制电路。音调控制电路常采用三种方式: 一是 RC 衰减式; 另一种是反馈式; 第三种是混合式音调控制器。其中 RC 衰减式音调控制电路运用较多, 效果也较好, 主要原理是利用 RC 组成可调式低通滤波器和高通滤波器, 其基本电路如图 11-2 所示。

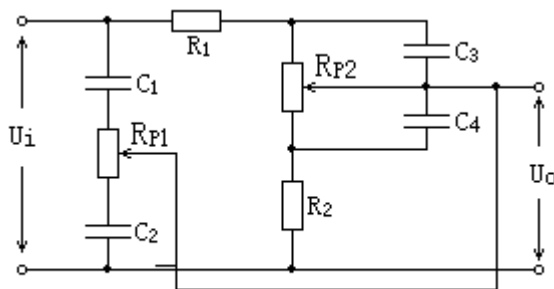


图11-2

3、输出级

将音频电压信号进行功率放大，以便在扬声器上得到足够大的不失真功率。一般由音频推动级和功率放大器组成。

五、实验报告

- 1、分析电路的组成；
- 2、各单元电路设计；
- 3、各单元电路元器件参数计算及选择；
- 4、说明电路调试的基本方法；
- 5、完成总体电路的设计。

实验十二 测试晶体管特性曲线电路（研究性实验）

一、实验目的

- 1、了解晶体管共射极输出特性曲线及工作原理；
- 2、学习用 555 芯片与晶体管等元件组成简易的晶体管输出特性曲线观察电路；
- 3、学会用万用表检测电子器件；
- 4、学会电路的调试技术。

二、实验设备

- 1、智能模拟实验台；
- 2、数字万用表；
- 3、元件自选。

三、设计要求

利用学过的模拟电子技术的知识，分别设计观察 PNP（NPN）型晶体管的输出特性曲线的电路。

设计提示：

- 1、用 555 芯片组成多谐振荡器，作为电路的方波发生器；
- 2、用 PNP、NPN 型晶体管组成阶梯波发生器，作为被测晶体管的基极的输入信号；
- 3、用 R、C 组成积分电路，产生锯齿波作为被测晶体管的集电极电压。

四、参考电路

- 1、测试 PNP 型晶体管的输出特性曲线

由 555 芯片与晶体管等元件可以组成简易的 PNP 型晶体管输出特性曲线观察电

地三点接入示波器的相应输入端，将被测 PNP 型晶体三极管插入，即可观察到若干条该晶体管的输出特性曲线，将观察到的波形绘于表 12-2 中。

表 12-2

波 形


2、测试 NPN 型晶体管的输出特性曲线电路

若观察 NPN 型晶体管的输出特性曲线，将图 12-1 电路中的 D_1 、 T_1 、 T_2 、 T_3 、 T_4 均更换为极性相反的晶体管。同时注意供电电源的极性（555 电路除外），见图 12-2 所示。

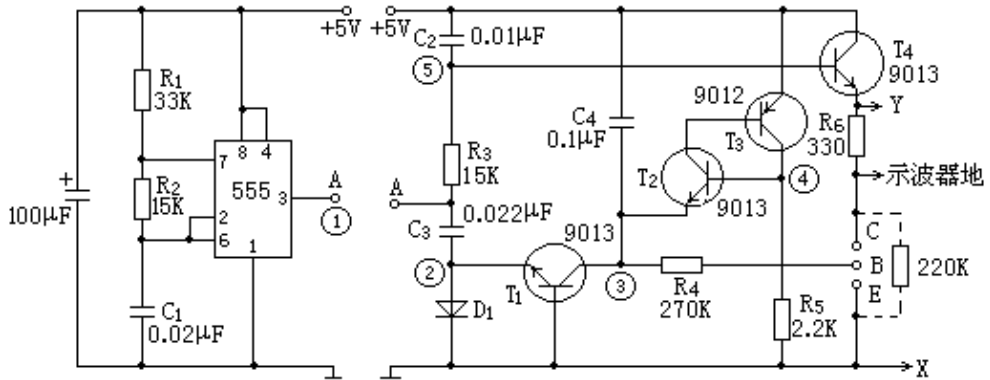
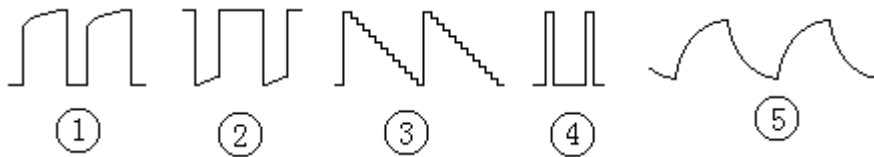


图12-1 测试NPN型晶体管的输出特性曲线电路图

调试各点波形参考：



(1) 测试各点波形：

测试图中 1—5 点各点波形，记录于表 12-3 中。

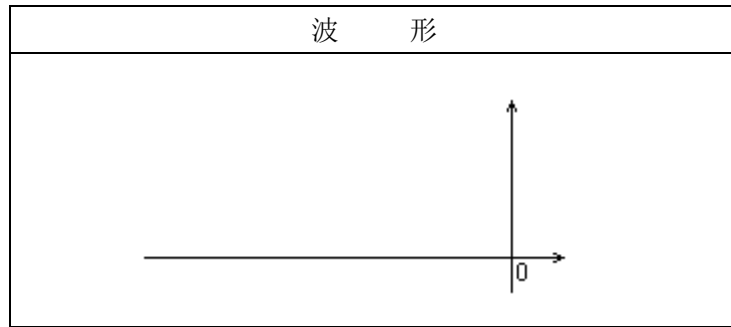
表 12-3

1	2	3	4	5

(2) 曲线的观察:

将双踪示波器调节到 X、Y 使用状态，按图 12-2，分别将图中 X、Y、示波器地三点接入示波器的相应输入端，将被测 NPN 型晶体三极管插入，即可观察到若干条该晶体管的输出特性曲线，将观察到的波形绘于表 12-4 中。

表 12-4



五、实验报告

1、独立设计、组装、调试“观察 PNP (NPN) 型晶体管的输出特性曲线的电路”。

2、写出本实验的心得和体会。

实验十三 水位控制及报警电路（研究性实验）

一、实验目的

- 1、学习元件的选择及用万用表检测电子器件；
- 2、学会电路的调试技术。

二、实验设备

- 1、智能模拟实验台；
- 2、数字万用表；
- 3、元件自选。

三、设计要求

- 1、简要说明：
由于某些设备对水位有严格要求，因此需要一个控制电路对水位进行检测。
- 2、设计要求：
 - 1) 设计一个水位检测电路；
 - 2) 检测水箱分高、中、低三个测试点；
 - 3) 检测结果通过发光二极管显示。

四、参考电路

水位控制及报警电路可由电源、水位测试及输出控制三个部分组成。参考电路如图 13-1 所示。

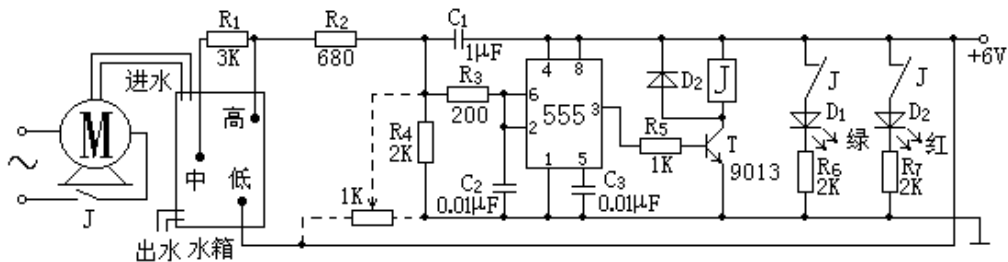


图13-1 水位控制及报警电路

在图 13-1 所示电路中，水箱中高、中、低代表水位，也是三个测试点，水位发生变化时，555 时基电路的 2 脚（6 脚）电位发生变化，从而控制 3 脚输出电位的变化，使三极管 T 导通或截止，控制继电器 J 及水泵 M 启动或截止。

分析电路的工作状态：

- 1、当水箱中水位至高点时， R_1 被水短接，这时 2 脚电位大于 $(2/3)V_{CC}$ ，即：

$$V_2 = [R_4 / (R_2 + R_4)]V_{CC} > (2/3)V_{CC}$$

555 芯片 3 脚输出低电平，继电器不动作，常开触点不闭合，水泵不工作， D_1 绿灯亮，表示水箱水位正常。

2、当水位处于高、中两点之间时，这时只要保证2脚的电位大于 $(1/3)V_{CC}$ ，即：

$$V_2 = [R_4 / (R_1 + R_2 + R_4)]V_{CC} > (1/3)V_{CC}$$

555 芯片3脚仍为低电平，状态同上。

3、当水位低于中点时，2脚电位变为低电平，此时3脚输出高电平，T导通，继电器动作，常开触点闭合，水泵工作，D₂红灯亮，表示水箱在加水。

4、当水位升高至高、中两点之间时，由于2脚电位小于 $(2/3)V_{CC}$ ，即：

$$V_2 = [R_4 / (R_1 + R_2 + R_4)]V_{CC} < (2/3)V_{CC}$$

555 芯片3脚仍为高电平，水箱仍在加水。

5、水位加至高点时，2脚电位大于 $(2/3)V_{CC}$ ，即：

$$V_2 = [R_4 / (R_2 + R_4)]V_{CC} > (2/3)V_{CC}$$

555 芯片3脚变为低电平，继电器释放，常开触点断开，水泵停止工作，D₂红灯灭，D₁绿灯亮，表示水箱水位正常。

电路调试方法：

1) 将图 13-1 中低点分别接高点、中点及不接任何点，来模拟水箱水位情况。

2) 图中器件可在实验台上选取，继电器为直流 5V，所以电源电压选 6V，D₁、D₂ 发光二极管可用两种颜色（红、绿）显示工作状态。

3) 调试时可以直接改变2脚电位，例如用 1KΩ 电位器组成分压器（图中虚线所示）改变电压，当2脚的电位低于 $(1/3)V_{CC}$ 时，即低于 2V 时，其3脚输出为高电平（3.5V 以上），当电位高于 $(2/3)V_{CC}$ （高于 4V）时，3脚输出低电平，在上述情况下观察继电器动作情况。

用短路线模拟水箱工作状态：

水箱状态	V ₃	指示灯亮
低	1	红
低接中	1	红
低接中	0	绿

4) 图中电阻均为参考值，可以在调试中加以确定。

五、实验报告

1、独立设计、组装、调试水位检测电路；

2、写出实验的心得和体会。

附录 模拟电子技术综合设计举例

一、设计课题

逻辑信号电平测试器的设计。

二、技术指标

- 1、测量范围：低电平 $U_L < 0.8V$, 高电平 $U_H > 3.5V$;
- 2、用 1KHz 的音响表示被测信号为高电平;
- 3、用 800Hz 的音响表示被测信号为低电平;
- 4、当被测信号在 $0.8 \sim 3.5V$ 之间时, 不发出音响;
- 5、输入电阻大于 $20K\Omega$ 。

三、选择总体方案, 确定电路框图

本测试器是采用声音来表示被测数字电路各部位的逻辑状态, 高电平和低电平分别用不同声调的声音表示。如果在高、低电平之间则不发音。

电路可以由五部分组成: 输入电路、逻辑状态判断电路、音响声调电路、发音电路和电源。其原理框图如图 1 所示。

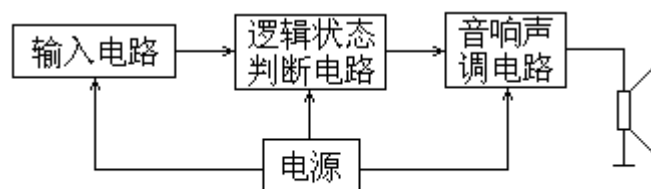


图1 逻辑信号电平测试原理框图

四、各单元电路的设计

1、输入和逻辑状态判断电路:

图 2 为输入和逻辑状态判断电路原理图。图中 U_i 是被测信号, A_1 和 A_2 为两个运算放大器。可以看出 A_1 和 A_2 分别与它们外围电路组成两个电压比较器。 A_2 的同相端电压为 $0.8V$ 左右 (D_1 、 D_2 分别为锗、硅二极管), A_1 的反相端电压 U_H 由 R_3 和 R_4 的分压决定。当被测电压 U_i 小于 $0.8V$ 时, A_1 的反相端电压大于同相端电压, 使 A_1 输出端 U_A 为低电平 ($0V$)。 A_2 的反相端电压小于同相端电压, 使它的输出端 U_B 为高电平 ($5V$)。当 U_i 在 $0.8V \sim U_H$ 之间时, A_1 同相端电压小于 U_H , A_2 同相端电压也小于反相端电压, 所以 A_1 和 A_2 的输出电平均为低电平。当 U_i 大于 U_H 时, A_1 输出端电压 U_A 为高电平, A_2 输出端电压 U_B 为低电平。

输入电路由 R_1 和 R_2 组成。电路的作用是保证测试器输入端 U_i 悬空时, 既不是高电平, 也不是低电平。一般情况下, 在输入端悬空时使 $U_i = 1.4V$ 。根据技术指标要求输入电阻大于 $20K\Omega$, 故:

$$\frac{R_2 \cdot V_{CC}}{R_1 + R_2} = 1.4V$$

$$\frac{R_1 \cdot R_2}{R_1 + R_2} \geq 20K\Omega$$

可求得： $R_1 = 27.6K\Omega, R_2 = 71K\Omega$

取标称值： $R_1 = 30K\Omega, R_2 = 75K\Omega$

R_3 和 R_4 的作用是给 A_1 的反相输入端提供一个 3.5V 的电压，因此只要保证：

$$\frac{R_3 \cdot V_{CC}}{R_3 + R_4} \leq 3.5V \quad \text{即可。}$$

$R_3、R_4$ 取值过大容易引入干扰，

取值过小则耗电量大，工程上一般取几十千欧至几百千欧，所以取 $R_4 = 68K\Omega$ ，则可计算出 $R_3 \geq 29K\Omega$ ，取标称值 $R_3 = 30K\Omega$ 。

R_5 为二极管 $D_1、D_2$ 的限流电阻。 D_1 和 D_2 的作用是提供低电平信号基准，为 0.8V，故 D_1 选用锗二极管， D_2 选用硅二极管，这样可使 A_2 的同相端电压为 0.8V。取 $R_5 = 4.7K\Omega$ 。

2、音调产生电路

图 3 为音调产生电路原理图。主要由运算放大器 A_3 和 A_4 组成。

工作原理如下：

1) 当 $U_A = U_B = 0V$ 时：

当 $U_A = U_B = 0V$ 时， $D_3、D_4$ 截止。 A_4 的反相端电压由 R_3 和 R_4 分压得到 3.5V，其同相端电压为电容器 C_2 两端的电压 U_{C2} ，是一个随时间按指数规律变化的电压，所以 A_4 输出电压 $U_{O4} \geq 0V$ ， D_5 处于截止状态，电容器 C_1 没有充电回路， U_{O4} 将保持 0V，使 A_3 输出为高是平。

2) 当 $U_A = 5V, U_B = 0V$ 时：

此情况使 D_3 导通，对 C_1 充电，因为 A_3 同相端电压为 3.5V，所以在 U_{C1} 达到 3.5V 之前， $U_{C3} = 5V$ ，对 C_2 充电。 C_1 的充电时间常数 $\tau_1 = R_6 \cdot C_1$ ， C_2 的充电时间常数 $\tau_2 = (R_9 + r_{C3}) \cdot C_2$ ，(r_{C3} 为 A_3 的输出电阻)。假设 $\tau_2 < \tau_1$ ，则在 C_1 和 C_2 同时充电时，当 U_{C1} 达到 3.5V 时， U_{C2} 已接近稳态时的 5V。因此在 U_{C1} 升至 3.5V 后， A_3 同相端电压小于反相端电压， A_3 输出由 5V 下跳为 0V，使 C_2 通过 R_9 和 r_{C3} 放电， U_{C2} 由 5V 逐渐降低。当 U_{C2} 小于 A_4 反相端电压 (3.5V) 时， A_4 输出端电压跳变为 0V， D_5 导通， C_1 通过 D_5 和 A_4 的输出电阻 (r_{O4}) 放电，因为 r_{O4} 很小， U_{C1} 迅速降到 0V 左右，这将导致 A_3 输出电压又跳变为 5V， C_1 再一次充电，周而复始，在 A_3 输出端形成脉冲信号。 U_{C1} 、 U_{C2} 和 U_{C3} 的波形如图 4 所示。

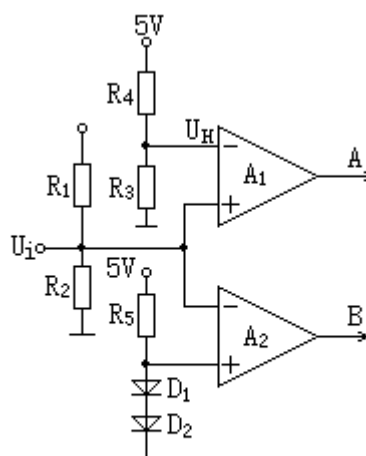


图2 输入和逻辑判断电路原理图

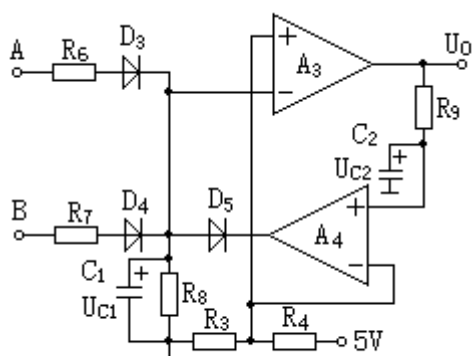


图3 音调产生电路原理图

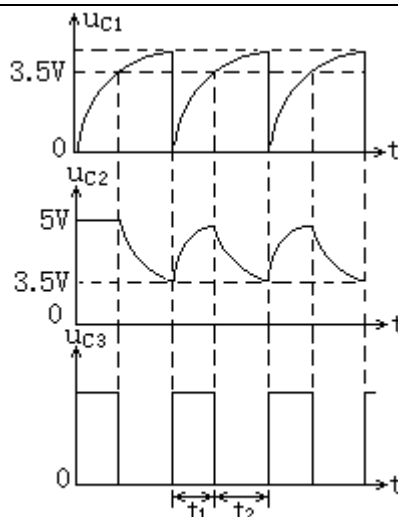


图4 U_{C1} 、 U_{C2} 、 U_{C3} 的波形图

根据一阶电路响应特性，在 t_1 期间，

C_1 充电， $u_{C1}(t) = 5(1 - e^{-\frac{t}{\tau_1}})$ ，在 t_2

期间， C_2 放电， $u_C(t) = 5e^{-\frac{t}{\tau_2}}$ ，所以： $t_1 = -\tau_1 \ln 0.3 \approx 1.2 \tau_1$ ；

$$t_2 = -\tau_2 \ln 0.7 \approx 0.36 \tau_2$$

故 U_{O3} 的周期： $T = t_1 + t_2 = 1.2 \tau_1 + 0.36 \tau_2$ 。

这里选： $\tau_2 = 0.5\text{ms}$ ，取 $C_2 = 0.01\mu\text{F}$ ，可求得：

$$R_9 = \tau_2 / C_2 = 0.5\text{ms} / 0.01\mu\text{F} = 50\text{K}\Omega$$

根据技术要求，当被测信号为高电平时， $f = 1\text{KHz}$ ，其周期： $T = 1\text{ms}$ ，

所以： $\tau_1 = (T - 0.36 \tau_2) / 1.2 = 0.68\text{ms}$

$$R_6 = \tau_1 / C_1 \approx 6.8\text{K}\Omega$$

3) 当 $U_A = 0$ ， $U_B = 5\text{V}$ 时：

此时电路工作过程同前，区别仅在于 D_4 导通， D_5 截止， U_B 高电平通过 $R_7 D_4$ 向 C_1 充电，所以 τ_1 的时间常数和 U_{C3} 的周期发生相应的变化，此种情况是被测信号为低电平状况， $f = 800\text{Hz}$ ，其周期 $T = 1 / f = 1.25\text{ms}$ 。

$$\tau_1 = 0.89\text{ms}$$

$$R_7 = \tau_1 / C_1 \approx 9.1\text{K}\Omega$$

3、扬声器驱动电路

扬声器驱动电路如图 5 所示，由于驱动电路的工作电源比较低，因此对三极管的参数要求不高，选用 3DG12 为驱动管， R_{10} 为限流电路，选用 $10\text{K}\Omega$ 。

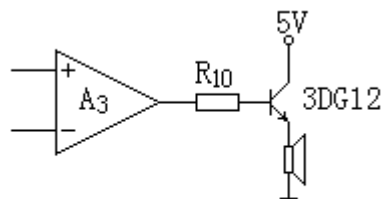


图5 扬声器驱动电路

五、整机电路图

根据以上分析和计算，设计出逻辑信号电

平测试器的总体电路图，如图 6 所示。

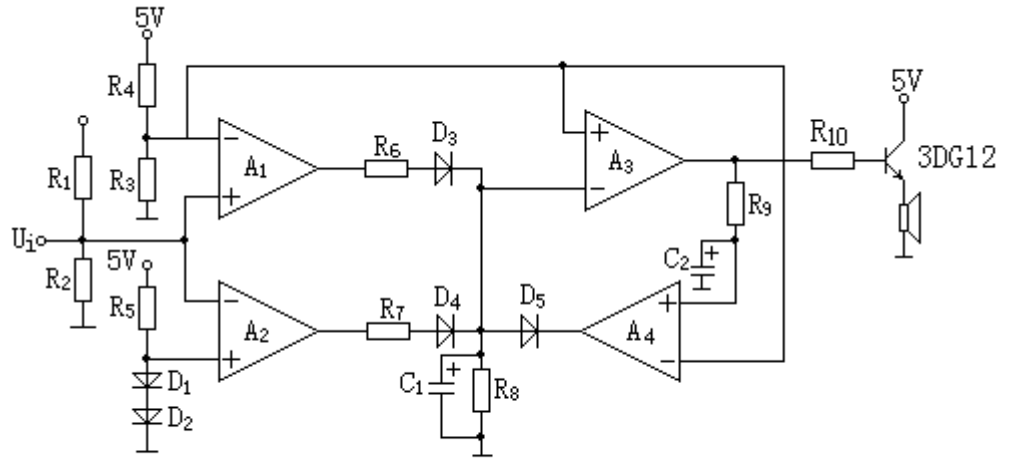


图6 逻辑信号电平测试器总体电路图